


晶睿通訊股份有限公司 第三屆審計委員會成員簡介

本公司設置審計委員會，依法令規定，由全體獨立董事組成，每季至少召開一次會議，並得視需要隨時召開。本委員會負責監督公司財務報表之允當表達、簽證會計師之選解任及獨立性與績效、公司內部控制之有效實施、公司遵循相關法令及規則以及公司存在或潛在風險之管控。內部稽核部門除每月將稽核報告送交各獨立董事審核外，稽核主管亦針對公司內控管理之重大發現於審計委員會及董事會議中向各委員及董事提出報告，且獨立董事每季至少一次與內部稽核主管就公司內控管理重要發現進行溝通，並與會計師就本公司合併財務報告（年度並包含個體財務報告）查核或核閱之治理事項進行溝通，相關溝通情形，包含溝通方式、事項及結果等揭示於公司網站「獨立董事與內部稽核及會計師之溝通情形」。

審計委員會委員學、經歷及專業領域

 顏信輝 (召集人)	學歷： <ul style="list-style-type: none"> • 台灣大學會計學博士 • 美國伊利諾大學香檳校區會計碩士 • 淡江大學會計系學士 經歷： <ul style="list-style-type: none"> • 淡江大學會計系教授暨會計長，教學經驗 30 年 • 中華民國財團法人會計研究發展基金會財務會計委員會顧問暨委員 • 中華民國考試院典試委員 • 本公司審計委員會召集人及薪資報酬委員會委員 	專業領域： <ul style="list-style-type: none"> • 專精於會計事務及稅務規劃，對產業具豐富規劃經驗 • 審計實務 專業資格： 中華民國會計師
 黃鐘揚(委員)	學歷： <ul style="list-style-type: none"> • 美國加州大學聖塔芭芭拉校區電機與計算機科學博士 • 台灣大學電機工程學系碩士 • 台灣大學電機工程學系學士 經歷： <ul style="list-style-type: none"> • 台灣大學電機系暨電子研究所教授 • 優拓資訊共同創辦人 	專業領域： <ul style="list-style-type: none"> • SoC 電路設計驗證 • 電路設計自動化及最佳化 • 可驗證性電路設計 • Constraint

	<ul style="list-style-type: none"> • 國發基金投資審議委員 • 台灣大學創創中心暨創創學程副主任 • Cadence Design Systems (ex-Verplex Systems Inc.)資深經理 • 本公司審計委員會及薪資報酬委員會委員 	<p>Satisfaction 問題</p> <ul style="list-style-type: none"> • 人工智慧研究，專精 IC 設計驗證與 AI 科技運用
 <p>林舒柔(委員)</p>	<p>學歷：</p> <ul style="list-style-type: none"> • 國立臺灣大學國際企業學系博士 <p>經歷：</p> <ul style="list-style-type: none"> • 國立臺灣師範大學經濟研究所教授 	<p>專業領域：</p> <ul style="list-style-type: none"> • 策略管理、科技管理、企業創業管理 • 全球產業分析用